

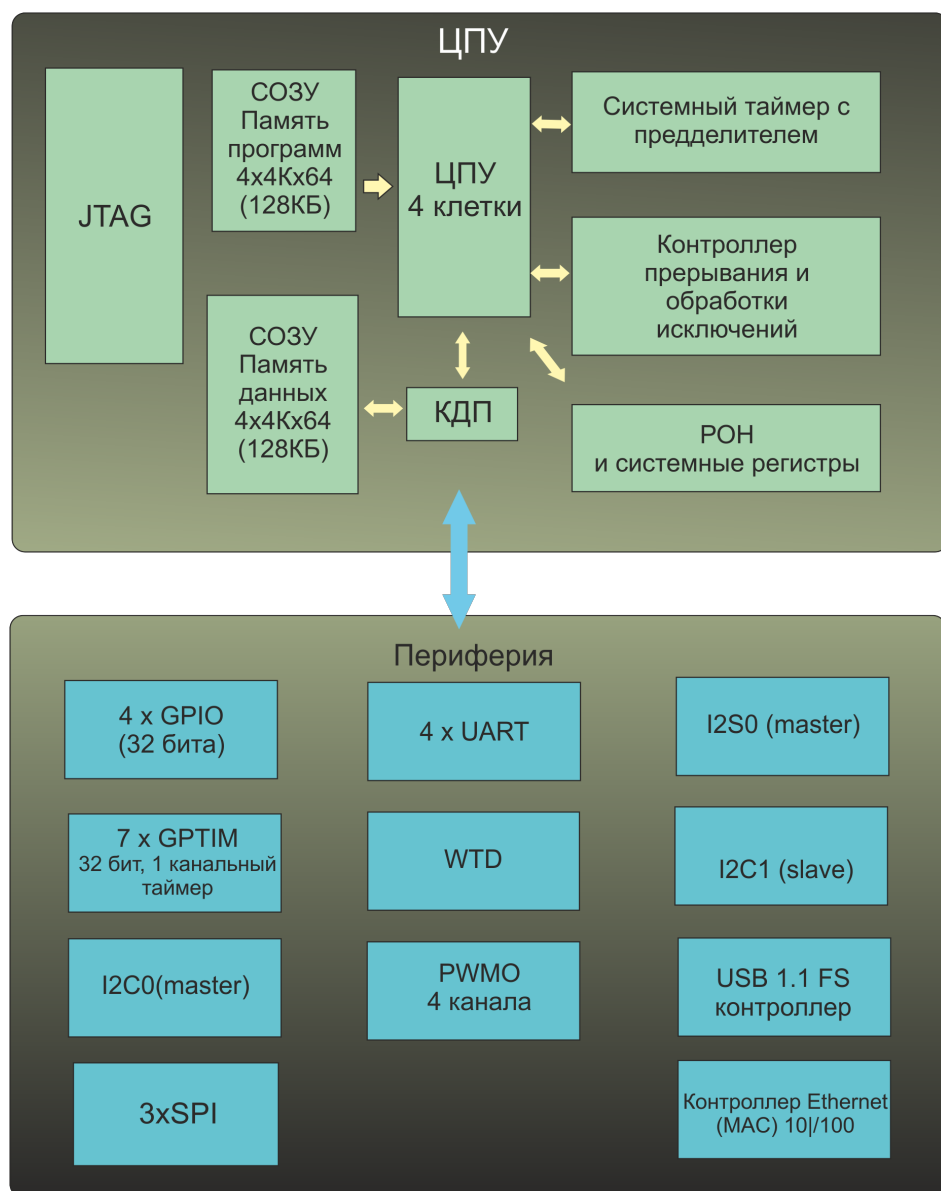
Микропроцессор МСр0411100101 создан на базе российской мультиклеточной архитектуры и имеет в своем составе мультиклеточное процессорное ядро российской разработки.

Назначение: микропроцессор МСр0411100101 в пластиковом корпусе предназначен для решения широкого круга задач управления и цифровой обработки сигналов в приложениях, требующих минимального энергопотребления и высокой производительности.

Поставляется в пластиковом корпусе LBGA -256:

- МСр0411100101-LB 256 I с приемкой ОТК ("1"), температурный диапазон -40°С... +85°С

Основные технические параметры:



Параметры	МСр0411100101-LB256
Ядро	МСС04111, российское
Кол-во ядер	1 (4 клетки)
Архитектура	мультиклеточная, российская
Тип корпуса	LBGA 256 14x14 мм
Тех.процесс	0,18 мкм
Разрядность	32/64 бит
Тактовая частота	100 МГц
Производительность	2,4 Гфлопс
Память данных	128 Кб (4*4К*64)
Память программ	128 Кб (4*4К*64)
Напряжение	ядра - 1,8 В
	периферии - 3,3 В

Максимальная потребляемая мощность (на FFT)	1,08 Вт
Плавающая запятая	есть

Список рекомендуемых флэш ПЗУ для использования с процессором МСр0411100101:

№ п/п	Наименование	Производитель	Память, Mb	Корпус	Питание, В	Температурный диапазон
1	XCF04S	Xilinx	4	VO20/VOG20	1.8 – 3.3	–40°С +
2	XCF08P	Xilinx	8	VO48/VOG48 FS48/FSG48	1.8 – 3.3	–40°С +
3	XCF16P	Xilinx	16	VO48/VOG48 FS48/FSG48	1.8 – 3.3	–40°С +
4	XCF32P	Xilinx	32	VO48/VOG48 FS48/FSG48	1.8 – 3.3	–40°С +

* Рекомендовано МО РФ в Справочных материалах "Рационально-унифицированная и оптимизированная номенклатура ЭКБ иностранного производства для применения в РЭА" "Номенклатура 2012" Книга 2

Сравнение с аналогами: скачать в формате: [pdf](#)

Руководство по эксплуатации: скачать в формате: [pdf](#)