

- Овчинников А.И. [«Исследование различных характеристик шифра «Кузнечик» на российских процессорах и платформах IoT и оценка процессоров Мультиклет»](#); Екатеринбург, ФГУП «НПП «ГАММА»
- Белоус А.И., Солодуха В.А., Шведов С.В. [«Космическая электроника. В 2-х книгах.»](#); Москва: ТЕХНОСФЕРА, 2021. — п 3.3.14 ОАО «Мультиклет», С. 232.
- [«Мультиклеточная архитектура: тесты и развитие»](#). habr.com, 2021.
- [«Развитие компилятора C для нового мультиклет-нейропроцессора»](#). habr.com, 2019.
- [«Перспектива: MultiClet S1»](#). habr.com, 2019.
- [«Компилятор C/C++ на базе LLVM для мультиклеточных процессоров: быть или не быть?»](#). habr.com, 2016.
- [«Мультиклет R1 — первые тесты»](#). habr.com, 2015.
- [«Мультиклеточный процессор — это что?»](#). habr.com, 2014.
- Бахтерев М.О. Конструктор компиляторов Lime//CBVM-XV-XV Международная конференция "Супервычисления и Математическое Моделирование". Саров. 2014.
- Овчинников В. Мультиклеточные процессоры - новое поколение вычислительных устройств // Компоненты и технологии. 2011. № 6. С. 70-73
- Второй мультиклеточный процессор на кристалле MULTICLET P2 // Компоненты и технологии. 2013. № 5. С. 28
- Зырянов Б.А., Стрельцов Н.В, Кукушкин Д.В., Власов М.Ю., Горностаева Н.Г. MULTICLET R1 - первый в мире процессор с динамической реконфигурацией // Электронные компоненты. 2013. № 9. С. 87-92
- Зырянов Б.А., Стрельцов Н.В. Обеспечение живучести мультиклеточного процессора// «Параллельные вычисления и задачи управления» (РАСО'2012). Труды VI Международной конференции, ИПУ РАН, г. Москва, 24-26 октября 2012 г. С. - 126.
- Зырянов Б.А., Стрельцов Н.В. - Реконфигурируемость и живучесть мультиклеточных процессоров, Сборник материалов конференции "Разработка отказоустойчивых микропроцессорных систем управления", Спб, ООО "Совэл". 23 мая 2013. С. 43-47.
- M. Bakhterev, A. Kazantzev, P. Vasev, I. Albrekht, Dataflow-Based Distributed Computing System // Proceedings of the Euromicro PDP 2011 Work in Progress Session (Eds. E.Grosspietsch, K. Kloeckner) p.6-7, SEAA-Publications No. SEA-SR-29 Johannes Kepler University Linz (Austria), ISBN978-3-902457-29-5.
- V. Averbukh, M. Bakhterev. The analysis of visual parallel programming languages // ACSIJ. Advances in Computer Science: an International Journal, Vol. 2, Issue 3, No. 4, July 2013. Pp. 126-131

- Бахтерев М.О. Эффективность» нитей в многопроцессорных системах с общей памятью // Вестник Южно-Уральского государственного университета. Серия: Математическое моделирование и программирование. 2012. № 40. С. 141-155
- Бахтерев М.О. Эффективность нитей в системах с общей памятью // XIV Международная конференция «Супервычисления и Математическое Моделирование». Тезисы. ФГУП «РФЯЦ ВНИИЭФ». Саров. 2012. С. 34-35
- N. Streltsov, J. Sparso, S. Bokov, S. Kleberg. The Synputer — A Novel MIMD Processor

Targeting High Performance Low Power DSP Applications // International Signal Processing Conference, Dallas, 1-3 April, 2003

- Зырянов Б.А., Стрельцов Н.В, Кукушкин Д.В., Власов М.Ю., Бахтерев М.О., Горностаева Н.Г. Мультиклеты - новое слово в микропроцессорах// Современная электроника. 2014. № 2. С. 28-33
- Панов Р.И. СОВРЕМЕННЫЕ МЕТОДЫ ЗАЩИТЫ ИНФОРМАЦИИ НА ПРИМЕРЕ РОССИЙСКОГО УСТРОЙСТВА// Современные проблемы науки и образования. -2015. -№ 2-2.;