MULTICLET P1

Ядро MULTICLET P1 ориентировано на максимальную производительность при одновременном с на базе уникальной российской мультиклеточной архитектуры, обладающей свойством естествен решения задачи распараллеливания). Мультиклеточная архитектура позволяет эффективно реа дает увеличение производительности ядра при одновременном снижении энергопотребления.

Номенклатура	Реализация	Характеристики
MCc040P1	FPGA	4-клеточное процессорное ядро, 16/32 бит. Каждая клетка ядра целочисленных вычислений. Производительность - 4 MIPS/MHz 213 мкВт/МГц.
MCc041P1	SoC	4-клеточное процессорное ядро, 32/64 бит. Каждая клетка ядра целочисленных вычислений и блок обработки чисел с плавающей кристалле с топологической нормой 180нм. Производительность 9 мВт/МГц.
MCc042P1	RTL	4-клеточное процессорное ядро, 32/64 бит. Каждая клетка ядра целочисленных вычислений и блок обработки чисел с плавающей Производительность - 24 MFlops/MHz. Расчетное энергопотребл
MCc080P1	RTL	8-клеточное процессорное ядро, 32 бит. Каждая клетка ядра сод целочисленных вычислений. Производительность - 8 MIPS/MHz 450 мкВт/МГц.
MCc162P1	RTL	16-клеточное процессорное ядро, 64 бит. Каждая клетка ядра со целочисленных вычислений и блок обработки чисел с плавающей Производительность - 96 MFlops/MHz. Расчетное энергопотребл

MULTICLET P2

Ядро MULTICLET P2 ориентировано на максимальную производительность при одновременном с на базе уникальной российской мультиклеточной архитектуры, обладающей свойством естествен решения задачи распараллеливания). Мультиклеточная архитектура позволяет эффективно реа что дает увеличение производительности ядра при одновременном снижении энергопотреблени:

Номенклатура	Реализация	Характеристики
MCc042P2	RTL	4-клеточное процессорное ядро, 32/64 бит. Каждая клетка ядра
		целочисленных вычислений и блок обработки чисел с плавающе
		Производительность - 24 MFlops/MHz. Расчетное энергопотребл

MULTICLET C1

Ядро MULTICLET C1 ориентировано на обеспечение сверхнизкого энергопотребления и высокой уникальной российской мультиклеточной архитектуры, обладающей свойством естественной реа задачи распараллеливания). Способ обработки программных алгоритмов, реализованный в мультижение энергопотребления ядра в несколько раз даже без использования специализированны

Номенклатура	Реализация	Характеристики
MCc040C1	FPGA	4-клеточное процессорное ядро, 32 бит. Каждая клетка ядра со,
		целочисленных вычислений. Производительность – 3,2 MIPS/MF

180нм - 170 мкВт/МГц.

MULTICLET R1

Ядро MULTICLET R1 обладает возможностью динамической реконфигурации, создано на базе у архитектуры, обладающей свойством естественной реализации параллелизма (без решения зада мультиклеточной архитектурой — единственный на сегодня тип процессоров, в которых принципи реконфигурация процессора в ходе выполнения алгоритма решения потока задач, что дает возм одновременно решением разных задач.

Номенклатура	Реализация	Характеристики
MCc042R1	SoC	4-клеточное процессорное ядро, 32/64 бит. Каждая клетка ядр
		целочисленных вычислений и блок обработки чисел с Производительность - 24 MFlops/MHz. Расчетное энергопотребл
MCc042R1-1	SoC	4-клеточное процессорное ядро, 32/64 бит. Каждая клетка ядр целочисленных вычислений и блок обработки чисел с Производительность - 24 MFlops/MHz. Расчетное энергопотребл

MULTICLET L1

Ядро MULTICLET L1 обладает свойством живучести и ориентировано на максимальную производ снижении энергопотребления. Ядро MULTICLET L1 создано на базе уникальной российской муль свойством естественной реализации параллелизма (без решения задачи распараллеливания). От характеристикой, обусловленной особенностями архитектуры процессора. Под отказоустойчивос живучесть процессора — его способность продолжать работу даже при выходе из строя одной, д системотехнический уровень обеспечения отказоустойчивости, наряду со схемотехническим "Rac

Номенклатура	Реализация	Характеристики
MCc042L1	RTL	4-клеточное процессорное ядро, 32/64 бит. Каждая клетка ядра
		целочисленных вычислений и блок обработки чисел с плавающей
		Производительность - 24 MFlops/MHz. Расчетное энергопотребл